

Документ подписан простой электронной подписью
Информация о владельце:
ФИО: Никишкина Татьяна Юрьевна
Должность: Директор
Дата подписания: 27.01.2026 13:14:54
Уникальный программный ключ:
0a44cc3e5f5bb746f50173cba89718ffd301d635

ФЕДЕРАЛЬНОЕ АГЕНТСТВО МОРСКОГО И РЕЧНОГО ТРАНСПОРТА

**ОМСКИЙ ИНСТИТУТ ВОДНОГО ТРАНСПОРТА - ФИЛИАЛ
ФЕДЕРАЛЬНОГО ГОСУДАРСТВЕННОГО БЮДЖЕТНОГО
ОБРАЗОВАТЕЛЬНОГО УЧРЕЖДЕНИЯ ВЫСШЕГО ОБРАЗОВАНИЯ
«СИБИРСКИЙ ГОСУДАРСТВЕННЫЙ УНИВЕРСИТЕТ ВОДНОГО
ТРАНСПОРТА»**

УТВЕРЖДАЮ

Заместитель директора по УиНР ВО
ОИВТ (филиал) ФГБОУ ВО «СГУВТ»

Калекин В.В.

« ____ » ____ 20 ____ г.

Шифр дисциплины: 2025.13.03.02.0202 . Б1.В.17
(шифр ОПОП) (шифр дисциплины из учебного плана)

Рабочая программа дисциплины (модуля)

Наименование дисциплины (модуля):

Программируемые логические контроллеры

(полное наименование дисциплины (модуля), в строгом соответствии с учебным планом)

Омск

2025
(год набора)

Составлена _____ профессором _____ кафедры _____ ЭТ и ЭО
(должность) (сокращенное наименование кафедры)

_____, _____
К.Т.Н. , доцентом А.А. Руппелем
(ученая степень) (ученое звание) (И.О. Фамилия)

_____, _____ А.А. Руппель « _____ » 20 _____ г.
(подпись) (И.О. Фамилия) число месяц год

Рассмотрена и одобрена на заседании кафедры электротехники и
электрооборудования

(наименование кафедры полностью)

от « _____ » 20 _____ г., _____
число месяц год

Зав. кафедрой _____ ЭТ и ЭО _____ А.А. Руппель
(сокращенное наименование кафедры) (подпись) (И.О.Фамилия)

Согласована:

Руководитель ОПОП _____ Д.Т.Н., доцент _____ К.В. Хацевский
(ученая степень, ученое звание) (подпись) (И.О. Фамилия)

Заведующий библиотекой ОИВТ _____ И.Д. Скоробогатова
(подпись) (И.О. Фамилия)

1 Перечень планируемых результатов обучения по дисциплине (модулю), соотнесенных с планируемыми результатами освоения образовательной программы

1.1 Цели дисциплины

Целью данной дисциплины является овладение базовыми знаниями о программируемых логических контроллерах (ПЛК), а именно, областях применения, структуре, принципах работы и основ программирования ПЛК.

1.2 Перечень формируемых компетенций

В результате освоения дисциплины (модуля) у обучающегося должны сформироваться следующие компетенции, выраженные через результат обучения по дисциплине (модуля), как часть результата освоения образовательной программы (далее – ОП):

1.2.1 Универсальные компетенции (УК): дисциплина не формирует универсальные компетенции

1.2.2 Общепрофессиональные компетенции (ОПК): дисциплина не формирует общепрофессиональные компетенции

1.2.3 Профессиональные компетенции (ПК)

Компетенция		Перечень планируемых результатов обучения по дисциплине
Шифр	Содержание	
ПК-3	Способен оформлять техническую документацию на различных стадиях разработка проекта автоматизированных систем управления технологическими процессами	ИД-1 _{ПК-3} Выполняет отчёт о выполненном обследовании объекта автоматизации ИД-2 _{ПК-3} Выполняет техническое задание на разработку автоматизированной системы управления технологическими процессами ИД-3 _{ПК-3} Выполняет комплект конструкторской документации эскизного, технического и рабочего проектов автоматизированных систем управления технологическими процессами ИД-4 _{ПК-3} Выполняет разработку простых узлов, блоков автоматизированных систем управления технологическими процессами
ПК-4	ПК-4 Способен разработать отдельные разделы проекта на различных стадиях проектирование автоматизированной системы управления технологическими процессами	ИД-1 _{ПК-4} Выполняет предпроектное обследование технологического процесса (объекта управления), для которого разрабатывается проект автоматизированной системы управления ИД-2 _{ПК-4} Способен разработать проектные решения отдельных частей автоматизированной системы управления технологическими процессами

1.2.4 Профессиональные компетенции профиля или специализации (ПКС): дисциплина не формирует профессиональные компетенции профиля или специализации.

1.2.5 Компетентности МК ПДНВ (КМК): дисциплина не формирует компетенции МК ПДНВ (КМК).

2 Место дисциплины (модуля) в структуре образовательной программы

Дисциплина (модуль) реализуется в рамках

формируемой участниками
образовательных отношений

части

(обязательной, формируемой участниками
образовательных отношений или
факультативной)

основной профессиональной образовательной программы.

3 Объем дисциплины (модуля) в зачетных единицах (з.е.) с указанием количества академических или астрономических часов, выделенных на контактную работу обучающихся с преподавателем (по видам учебных занятий) и на самостоятельную работу обучающихся

Для очной формы обучения:
(очной, очно-заочной или заочной)

Формы контроля						Всего часов					Всего з.е.		Семестр 7							
						По з.е.	По плану	в том числе												
Экзамены	Зачеты	Зачеты оценкой	Курсовые проекты	Курсовые работы	РГР			Контактная работа	СРС	Контроль	Экспертное	Факт	з.е.	Лек	Лаб	Пр	КСР	СРС	Контроль	
	7					144	144	46	98		4	4	4	20		24	2	98		
в том числе тренажерная подготовка:																				

Для заочной формы обучения:
(очной, очно-заочной или заочной)

Формы контроля						Всего часов					Всего з.е.		Курс 5							
						По з.е.	По плану	в том числе												
Экзамены	Зачеты	Зачеты оценкой	Курсовые проекты	Курсовые работы	РГР			Контактная работа	СРС	Контроль	Экспертное	Факт	з.е.	Лек	Лаб	Пр	КСР	СРС	Контроль	
	5					144	144	12	132		4	4	4	4		6	2	132		
в том числе тренажерная подготовка:																				

4 Содержание дисциплины (модуля), структурированное по темам (разделам) с указанием отведенного на них количества академических часов и видов учебных занятий

4.1 Разделы и темы дисциплины (модуля) и трудоемкость по видам учебных занятий (в академических часах)

№	Разделы и темы дисциплины (модуля)	Виды учебных занятий, включая СРС											
		Лек			Лаб			Пр			СРС		
		О	ОЗ	З	О	ОЗ	З	О	ОЗ	З	О	ОЗ	З
1	Структуры контроллеров. Связь структуры контроллеров с требованиями эл. мех. систем.	4									18		28
2	Архитектура контроллеров и периферийных устройств.	4		1				24		6	20		26
3	Система команд контроллеров.	4		1							20		26
4	Интерфейсные устройства контроллеров.	4		1							20		26
5	Ввод-вывод дискретной и аналоговой информации в контроллерах.	4		1							20		26
ИТОГО		20		4				24		6	98		132

Примечания: О – очная форма обучения, ОЗ – очно-заочная форма обучения, З – заочная форма обучения.

4.2 Содержание разделов и тем дисциплины

Тема 1 Структуры контроллеров. Связь структуры контроллеров с требованиями эл. мех. систем.

Общие сведения о контроллерах. Возникновение и история развития микропроцессорных систем. Обобщенная структура микропроцессорной системы. Основные параметры контроллеров. Структура обобщенного технологического процесса. Связь структуры МПС, обслуживающей технологический процесс, со структурой технологического процесса.

Тема 2 Архитектура контроллеров и периферийных устройств

Позиционные системы счисления. Двоичная и шестнадцатеричная системы счисления. Представление чисел. Числа с фиксированной и плавающей точкой. Представление отрицательных чисел. Сложение и вычитание чисел в прямом, двоичном и дополнительном кодах. Двоичное деление и умножение. Архитектура контроллеров с шинной организацией структуры. Адресное пространство и организация памяти контроллеров. Расположение информации в памяти контроллеров. Виды оперативных и постоянных запоминающих устройств. Структура процессора с аккумулятором. Внутренние и внешние шины. Элементы структуры контроллеров: внутренние регистры, дешифратор команд, блок управления. Такт, машинный и командный циклы. Структура контроллера с регистрами общего назначения, со стековой организацией памяти.

Тема 3 Система команд контроллеров

Информационные потоки в контроллерах. Виды адресации информации. Алгоритмы обработки команд с различными видами адресации. Команды пересылки данных. Арифметические и логические команды. Организация управления и ветвления программами. Программирование контроллеров на языке ассемблера. Форматы записи программ на языке ассемблера. Операции трансляции, загрузки, прогона. Двухпроходной ассемблер.

Тема 4 Интерфейсные устройства контроллеров.

Интерфейсные устройства. Команды обмена информацией с интерфейсными устройствами. Программируемый параллельный интерфейс. Основные режимы работы параллельного интерфейса. Программируемый интервальный таймер. Назначение, структура и программирование таймера. Основные режимы работы таймера. Примеры использования таймера в МПС. Система прерываний. Прерывание по опросу и запросу. Примеры реализации системы прерываний по опросу. Программируемый контроллер прерываний. Назначение, структура и программирование контроллера прерываний. Основные режимы работы контроллера прерываний. Примеры использования прерываний в контроллерах. Программируемый последовательный интерфейс. Назначение, структура и программирование последовательного интерфейса. Форматы передачи данных. Примеры использования последовательного интерфейса.

Тема 5 Ввод-вывод дискретной и аналоговой информации в контроллерах.

Ввод-вывод дискретной информации. Ввод-вывод дискретной информации в параллельном виде. Побитный ввод-вывод дискретной информации. Пример ввода информации от группы датчиков. Пример вывода информации на семисегментный дисплей.

4.3 Содержание лабораторных работ

Раздел (тема) дисциплины	Тема лабораторной работы
Тема 2 Архитектура контроллеров и периферийных устройств	Типовые архитектуры контроллеров. Принстонская и гарвардская архитектура. Структуры регистров ввода-вывода, таймеров и системы прерываний фирмы Microchip.

4.4 Содержание практических занятий

Дисциплина не предусматривает практические занятия

4.5 Курсовая работа

Дисциплина не предусматривает курсовые работы

4.6 Курсовой проект

Дисциплина не предусматривает курсовой проект.

4.7 Самостоятельная работа. Контроль самостоятельной работы

В самостоятельную работу студента входит подготовка к занятиям по дисциплине путём изучения теоретического материала по источникам, указанным в перечне основной и дополнительной литературы, выполнение практических работ, оформление практических заданий и подготовка к их защите.

Контроль самостоятельной работы осуществляется в ходе практических и лабораторных занятий.

4.8 Интерактивные формы обучения

В процессе освоения данной учебной дисциплины интерактивные формы используются при изучении следующих тем:

Раздел (тема) дисциплины	Количество часов		
	О	ОЗ	З
Архитектура контроллеров и периферийных устройств.	3		1
Система команд контроллеров.	3		1
Итого	6		2

5 Фонд оценочных средств для проведения промежуточной аттестации обучающихся по дисциплине (модулю)

5.1 Описание показателей и критериев оценивания компетенций, описание шкал оценивания

Показатели оценивания	Описание показателя
Оценка «отлично» (зачтено)	Обучаемый демонстрирует способность к полной самостоятельности (допускаются консультации с преподавателем по сопутствующим вопросам) в выборе способа решения неизвестных или нестандартных заданий с использованием знаний, умений и навыков, полученных в ходе проведения освоения дисциплины, следует считать компетенцию сформированной на высоком уровне. Присутствие сформированной компетенции на высоком уровне означает способность студента к ее дальнейшему саморазвитию и высокой адаптивности практического применения к изменяющимся условиям профессиональной задачи.
Оценка «хорошо» (зачтено)	Обучаемый демонстрирует самостоятельное применение знаний, умений и навыков при решении заданий, аналогичных тем, которые предоставлял преподаватель при потенциальном формировании компетенции, подтверждает наличие сформированной компетенции, причем на более высоком уровне. Наличие сформированной компетенции на повышенном уровне самостоятельности со стороны обучаемого при ее практической демонстрации в ходе решения аналогичных заданий следует оценивать как положительное и устойчиво закрепленное в практическом навыке.
Оценка «удовлетворительно» (зачтено)	Обучаемый демонстрирует самостоятельность в применении знаний, умений и навыков к решению учебных заданий в полном соответствии с образцом, данным преподавателем, по заданиям, решение которых было показано преподавателем, следует считать, что компетенция сформирована, но ее уровень недостаточно высок. Поскольку выявлено наличие сформированной компетенции, ее следует оценивать положительно, но на низком уровне.
Оценка «неудовлетворительно» (не зачтено)	Обучаемый не способен самостоятельно продемонстрировать наличие знаний при решении заданий, которые были представлены преподавателем вместе с образцом их решения, отсутствие самостоятельности в применении умения к использованию методов проведения пред- дипломной практики и неспособность самостоятельно проявить навык повторения решения поставленной задачи по стандартному образцу свидетельствуют об отсутствии сформированной компетенции.

5.2 Типовые контрольные задания или иные материалы, необходимые для оценки знаний, умений и (или) навыков, характеризующих этапы формирования компетенций в процессе освоения образовательной программы

ПК-3

Примеры вопросов и задач:

Качественный вопрос: Как организована система прерываний контроллера?

ПК-4

Примеры вопросов и задач:

Качественный вопрос: Как осуществляется включение запоминающих и интерфейсных устройств в адресное пространство микропроцессоров?

5.3 Перечень вопросов для итогового контроля по дисциплине (ПК-3, ПК-4)

1. Каким образом осуществляется косвенная адресация в контроллере PIC16F917?
2. Перечислить режимы работы таймеров и пояснить их инициализацию.
3. Перечислить режимы работы компараторов и пояснить их инициализацию.
4. Как организована система прерываний контроллера?
5. Какие функции выполняет внутрисхемный отладчик ICD2?
6. Каким образом реализуется многофункциональная работа портов в контроллере PIC16F917?
7. Перечислить режимы работы портов A, B, C, D.
8. Перечислить режимы работы портов и пояснить их инициализацию.
9. Какие параметры задаются при программировании режимов работы встроенного АЦП?
10. Какие функции реализуются блоком ССР процессора ?
11. Перечислить возможные режимы работы компараторов и принципы их программирования.
12. Перечислить режимы работы задатчика опорного напряжения и пояснить его инициализацию.
13. В каких режимах могут работать таймеры и как осуществляется их инициализация?
14. Какой таймер предназначен для подсчета импульсов от внешнего источника импульсной последовательности?
15. Каким образом осуществляются прерывания от таймеров?
16. Как создать системное прерывание с помощью таймера?
17. Как определить интервал интегрирования при программной реализации ПИД-регулятора?
18. Чем определяется выбор представления числа и соответствующей арифметики подпрограммы умножения?
19. Как создать системное прерывание с помощью таймера?
20. В каких режимах может работать модуль ССР и как осуществляется его инициализация?
21. Каким образом создать интервал измерения частоты следования импульсов тахогенератора в случае программной реализации и в случае программно-аппаратной реализации контроллера?
22. Какая программа является основной, и какая выполняется на фоне основной при программной реализации контроллера?
23. Как создать системное прерывание в случае программно-аппаратной реализации контроллера?
24. В каких режимах может работать модуль ССР и как осуществляется его инициализация?
25. Определите основные блоки структуры микропроцессорной системы и основные показатели микропроцессоров.
26. Изложите архитектуру запоминающие устройства микропроцессорных систем, их типы.

27. Как осуществляется включение запоминающих и интерфейсных устройств в адресное пространство микропроцессоров.
28. Изложите основные типы архитектур микропроцессоров, типы адресации, форматы команд.
29. В чем суть принципа Неймана при создании архитектуры процессора.
30. Изложите архитектуру процессора с аккумулятором. Дать понятия такта, машинного и командного циклов.
31. Изложите особенности использования стека в процессорах с аккумулятором и регистрами общего назначения, а также особенности использования элементов структуры прямой адресации в микропроцессорах со стековой организацией памяти.
32. Каким образом осуществляется представление чисел в микропроцессоре. Представление чисел со знаком, с фиксированной и плавающей точкой. Представление чисел в прямом, обратном и дополнительном кодах.
33. Перечислите основные команды процессора. Изложите форматы команд. (команды пересылки данных, арифметические команды, логические команды, команды сдвигов, команды переходов и вызова подпрограмм).
34. Изложите этапы разработки программного обеспечения микропроцессорных устройств.
35. Каким образом осуществляется связь технологический процесс со структурой обслуживающей его микропроцессорной системой.
36. Как организуется ввод-вывод информации в микропроцессорах. (параллельный интерфейс. программируемый параллельный интерфейс).
37. Изложите структура, режимы работы и программирование таймеров.
38. Изложите структуру, режимы работы и программирование контроллеров прерывания.
39. Как осуществляется ввод-вывод дискретной информации. Битовые команды ввода-вывода информации.
40. Периферийные устройства процессоров вывода аналоговой информации.
41. Периферийные устройства процессоров ввода аналоговой информации с использованием АЦП.
42. Как обрабатываются контроллером сигналы тахогенератора переменного тока.
43. Как обрабатываются контроллером сигналы ВТ, работающего в амплитудном режиме (измерение угла поворота по относительному значению ЭДС роторных обмоток).
44. Как обрабатываются контроллером сигналы кодовых датчиков перемещения.
45. Как обрабатываются контроллером сигналы импульсных датчики перемещения.
46. Каким образом осуществляется косвенная адресация в контроллере PIC16F917?
47. Перечислить режимы работы таймеров и пояснить их инициализацию.
48. Перечислить режимы работы компараторов и пояснить их инициализацию.
49. Как организована система прерываний контроллера?
50. Какие функции выполняет внутрисхемный отладчик ICD2?
51. Каким образом реализуется многофункциональная работа портов в контроллере PIC16F917?
52. Перечислить режимы работы портов A, B, C, D.
53. Перечислить режимы работы портов и пояснить их инициализацию.
54. Какие параметры задаются при программировании режимов работы встроенного АЦП?
55. Какие функции реализуются блоком ССР процессора ?
56. Перечислить возможные режимы работы компараторов и принципы их программирования.
57. Перечислить режимы работы задатчика опорного напряжения и пояснить его инициализацию.
58. В каких режимах могут работать таймеры и как осуществляется их инициализация?
59. Какой таймер предназначен для подсчета импульсов от внешнего источника импульсной последовательности?
60. Каким образом осуществляются прерывания от таймеров?
61. Как создать системное прерывание с помощью таймера?
62. Как определить интервал интегрирования при программной реализации ПИД-регулятора?
63. Чем определяется выбор представления числа и соответствующей арифметики подпрограммы умножения?
64. Как создать системное прерывание с помощью таймера?
65. В каких режимах может работать модуль ССР и как осуществляется его инициализация?

66. Каким образом создать интервал измерения частоты следования импульсов тахогенератора в случае программной реализации и в случае программно-аппаратной реализации контроллера?
67. Какая программа является основной, и какая выполняется на фоне основной при программной реализации контроллера?
68. Как создать системное прерывание в случае программно-аппаратной реализации контроллера?

5.4 Методические рекомендации к проведению итогового контроля по дисциплине

На итоговый контроль выносятся учебный материал, рассмотренный на лекционных и практических занятиях, а также темы, которые были предложены для самостоятельного изучения.

Формой проведения итогового контроля по данной дисциплине является экзамен, который проводится в устной форме с использованием билетов, содержащих теоретическую и практическую часть. Также допустимо проведение итогового контроля в письменной форме. О форме проведения итогового контроля студенты должны быть оповещены заблаговременно.

Во время подготовки к ответу на экзамене использование справочной литературы не допускается.

6 Перечень основной и дополнительной учебной литературы, необходимой для освоения дисциплины (модуля)

6.1 Основная учебная литература

1. Смирнов, Ю.А. Технические средства автоматизации и управления : учебное пособие / Ю.А. Смирнов. — 2-е изд., стер. — Санкт-Петербург : Лань, 2018. — 456 с. — ISBN 978-5-8114-2376-7. — Текст : электронный // Электронно-библиотечная система «Лань» : [сайт]. — URL: <https://e.lanbook.com/book/109629> (дата обращения: 27.09.2019). — Режим доступа: для авториз. пользователей.
2. Калинин, Ц. И. Программируемые логические контроллеры в системе автоматизации : учебное пособие / Ц. И. Калинин, Р. А. Куницын, А. А. Багаев. — Барнаул : АГАУ, 2016. — 111 с. — Текст : электронный // Лань : электронно-библиотечная система. — URL: <https://e.lanbook.com/book/157148> (дата обращения: 03.06.2025). — Режим доступа: для авториз. пользователей.

6.2 Дополнительная учебная литература

3. Коледов, Л.А. Технология и конструкция микросхем, микропроцессоров и микросборок. [Электронный ресурс] — Электрон. дан. — СПб. : Лань, 2009. — 400 с.
4. Кузнецов, Б. З. Проектирование микропроцессорных систем управления [Электронный ресурс] : метод. указания по вып. курсовых работ / Б. З. Кузнецов. - Новосибирск : НГАСУ, 2013. - 50 с.
5. Ефимов, И.Е. Основы микроэлектроники [Электронный ресурс] : учебник / И.Е. Ефимов, И.Я. Козырь. — Электрон. дан. — Санкт-Петербург : Лань, 2008. — 384 с.

6. Самойленко А.Ю. Электронные и микропроцессорные средства судовых систем управления: учеб. пособие/ А. Ю. Самойленко. -3-е издание, доп. и перераб. - Новороссийск: ГМУ им. адм. Ф.Ф. Ушакова., 2014. -210 с.
7. Хартов, В.Я. Микропроцессорные системы [Текст] : учеб. пособие / В. Я. Хартов. - М. : Академия, 2010. - 351 с
8. Коваленко, А. А. Основы микроэлектроники : учебное пособие / А. А. Коваленко, М. Д. Петропавловский. - 3-е изд., стереотип. - М. : Академия, 2010. - 239 с.
9. Игнатов, А.Н. Микросхемотехника и наноэлектроника : учебное пособие / А.Н. Игнатов. — Санкт-Петербург : Лань, 2011. — 528 с. — ISBN 978-5-8114-1161-0. — Текст : электронный // Электронно-библиотечная система «Лань»: [сайт]. — URL: <https://e.lanbook.com/book/2035> (дата обращения: 27.09.2019). — Режим доступа: для авториз. пользователей.

7 Перечень ресурсов информационно-телекоммуникационной сети "Интернет" (далее - сеть "Интернет"), необходимых для освоения дисциплины (модуля)

10. Электронная библиотечная система «Лань»: <https://e.lanbook.com/>
11. Электронная библиотечная система «Юрайт»: <https://urait.ru/?%3E=>

8 Перечень информационных технологий, используемых при осуществлении образовательного процесса по дисциплине (модулю), включая перечень программного обеспечения и информационных справочных систем (при необходимости)

12. MS Excel. Математические вычисления

9 Описание материально-технической базы, необходимой для осуществления образовательного процесса по дисциплине (модулю)

39	Программируемые логические контроллеры	Учебная аудитория для проведения занятий лекционного типа: лабораторный стенд «Пион-5», Стенд «Транзисторный усилитель», стенд УЛИСПТ-2А, осциллограф, генератор сигналов низкочастотный ГЗ-102, милливольтметр ВЗ-38 А, лабораторный стенд «Типовые динамические звенья», лабораторный стенд «Промышленные датчики», учебная парта не менее - 4 шт., стул не менее - 20 шт., экран для проектора - 1 шт	644099, Омская область, г. Омск, ул. Ивана Алексеева, дом 2
		Лаборатория программируемых логических контроллеров для проведения занятий семинарского типа: лабораторный стенд «Пион-5», Стенд «Транзисторный усилитель», стенд УЛИСПТ-2А, осциллограф, генератор сигналов низкочастотный ГЗ-102, милливольтметр ВЗ-38 А, лабораторный стенд «Типовые динамические звенья», лабораторный стенд «Промышленные датчики», учебная парта не менее - 4 шт., стул не менее - 20 шт., экран для проектора - 1 шт	644099, Омская область, г. Омск, ул. Ивана Алексеева, дом 2
		Аудитория для консультаций: операционная система Windows, пакет программ Microsoft Office, программы: Visual Basic for Application, Mathcad, КОМПАС-3D, СПС Консультант ПЛЮС, ГАРАНТ, доска - не менее 2 шт., экран - не менее 2 шт., шкаф - не менее 2 шт, стенды - не менее 10 шт., стол - не менее 43 шт., стул - не менее 48 шт..	644099, Омская область, г. Омск, ул. Ивана Алексеева, дом 2
		Помещение для самостоятельной работы: операционная система Windows, пакет программ Microsoft Office, программы: Visual Basic for Application, Mathcad, КОМПАС-3D, СПС Консультант ПЛЮС, ГАРАНТ, доска - не менее 2 шт., экран - не менее 2 шт., шкаф - не менее 2 шт, стенды - не менее 10 шт., стол - не менее 43 шт., стул - не менее 48 шт..	644099, Омская область, г. Омск, ул. Ивана Алексеева, дом 2
		Учебная аудитория для проведения текущего контроля и промежуточной аттестации: лабораторный стенд «Пион-5», Стенд «Транзисторный усилитель», стенд УЛИСПТ-2А, осциллограф, генератор сигналов низкочастотный ГЗ-102, милливольтметр ВЗ-38 А, лабораторный стенд «Типовые динамические звенья», лабораторный стенд «Промышленные датчики», учебная парта не менее - 4 шт., стул не менее - 20 шт., экран для проектора - 1 шт	644099, Омская область, г. Омск, ул. Ивана Алексеева, дом 2